

Рис. 7.5, лист 1. Блок-схема основной управляющей ассемблер-программы

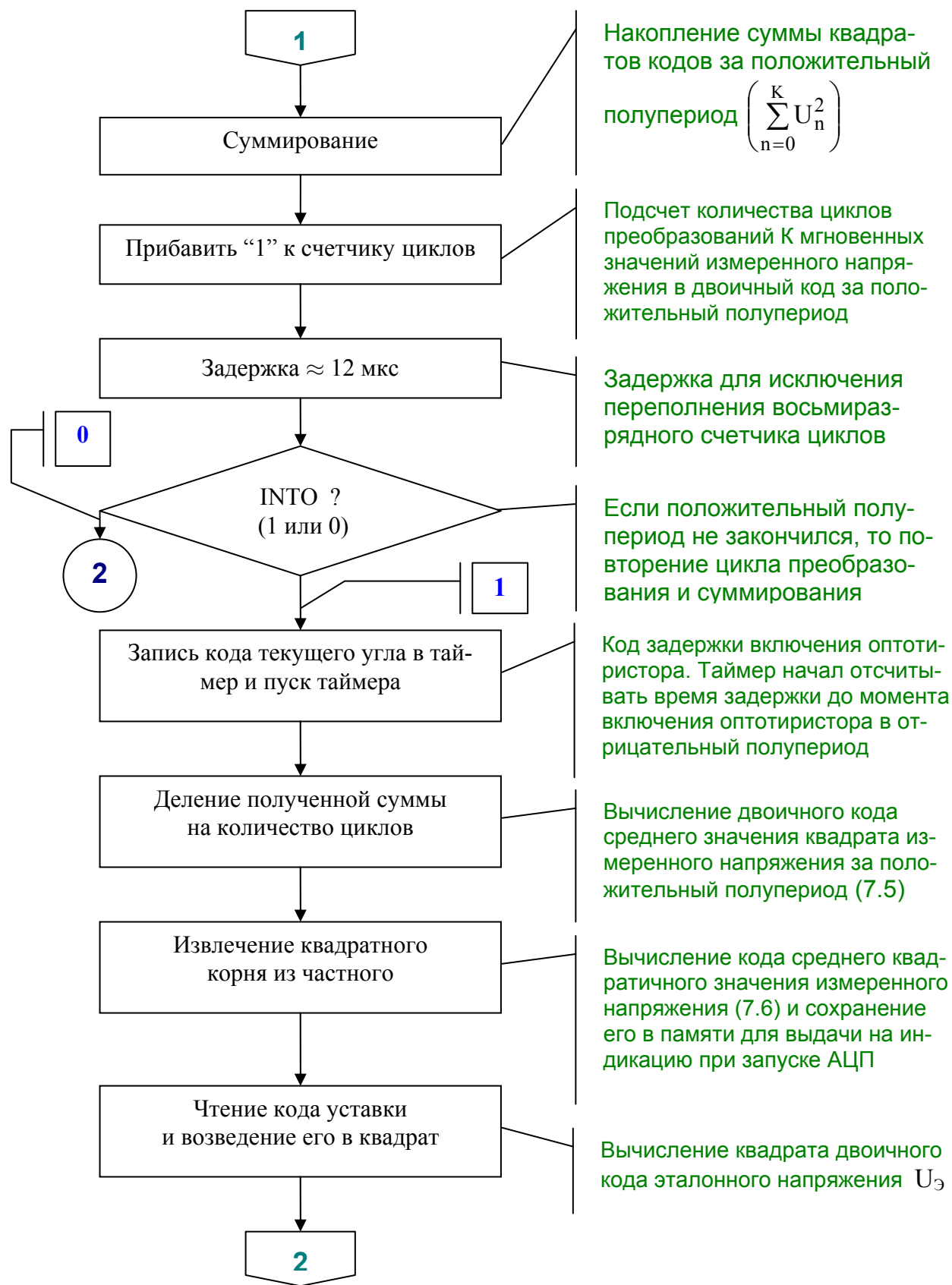


Рис. 7.5, лист 2. Блок-схема основной управляющей ассемблер-программы

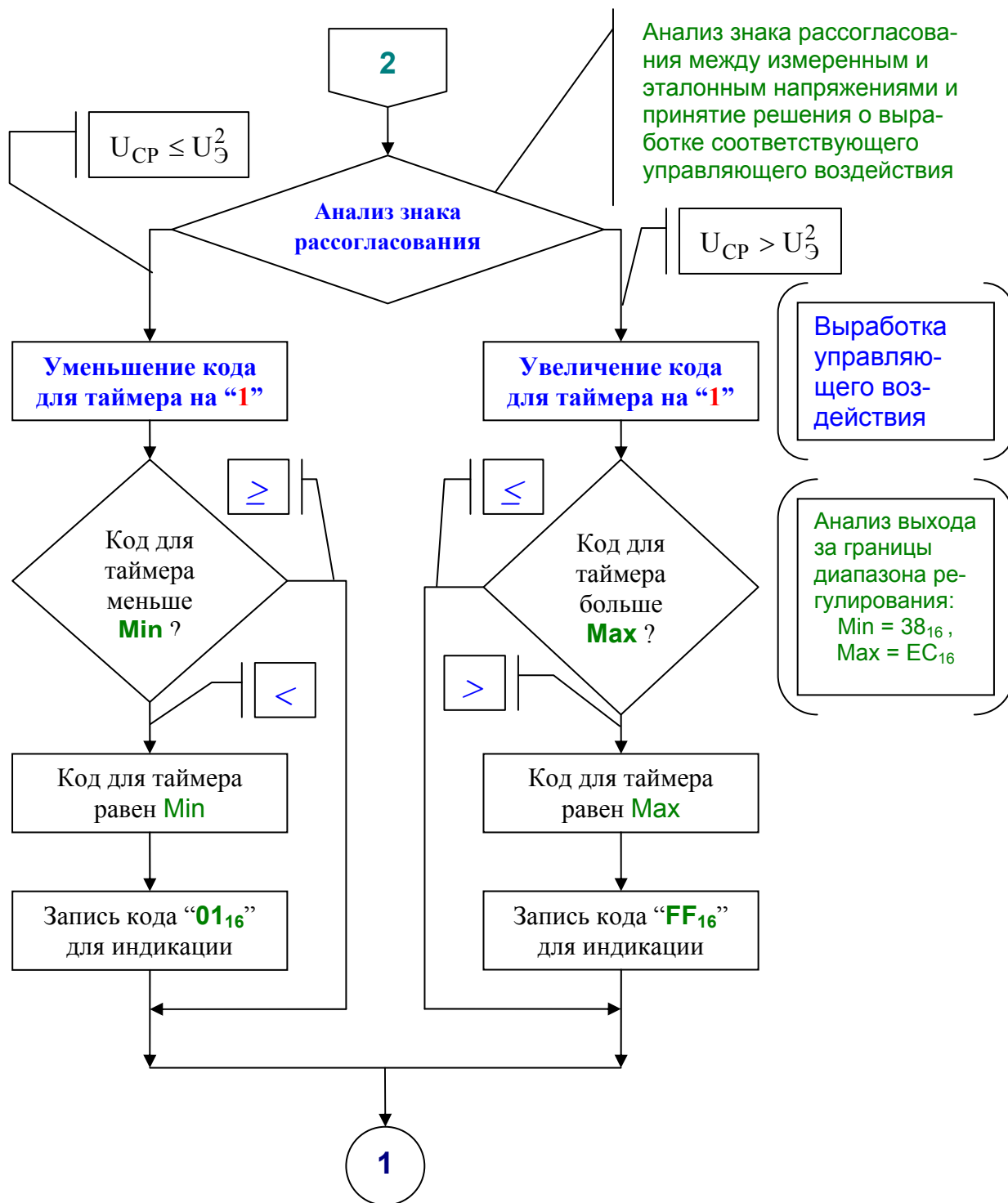


Рис. 7.5, лист 3. Блок-схема основной управляющей ассемблер-программы

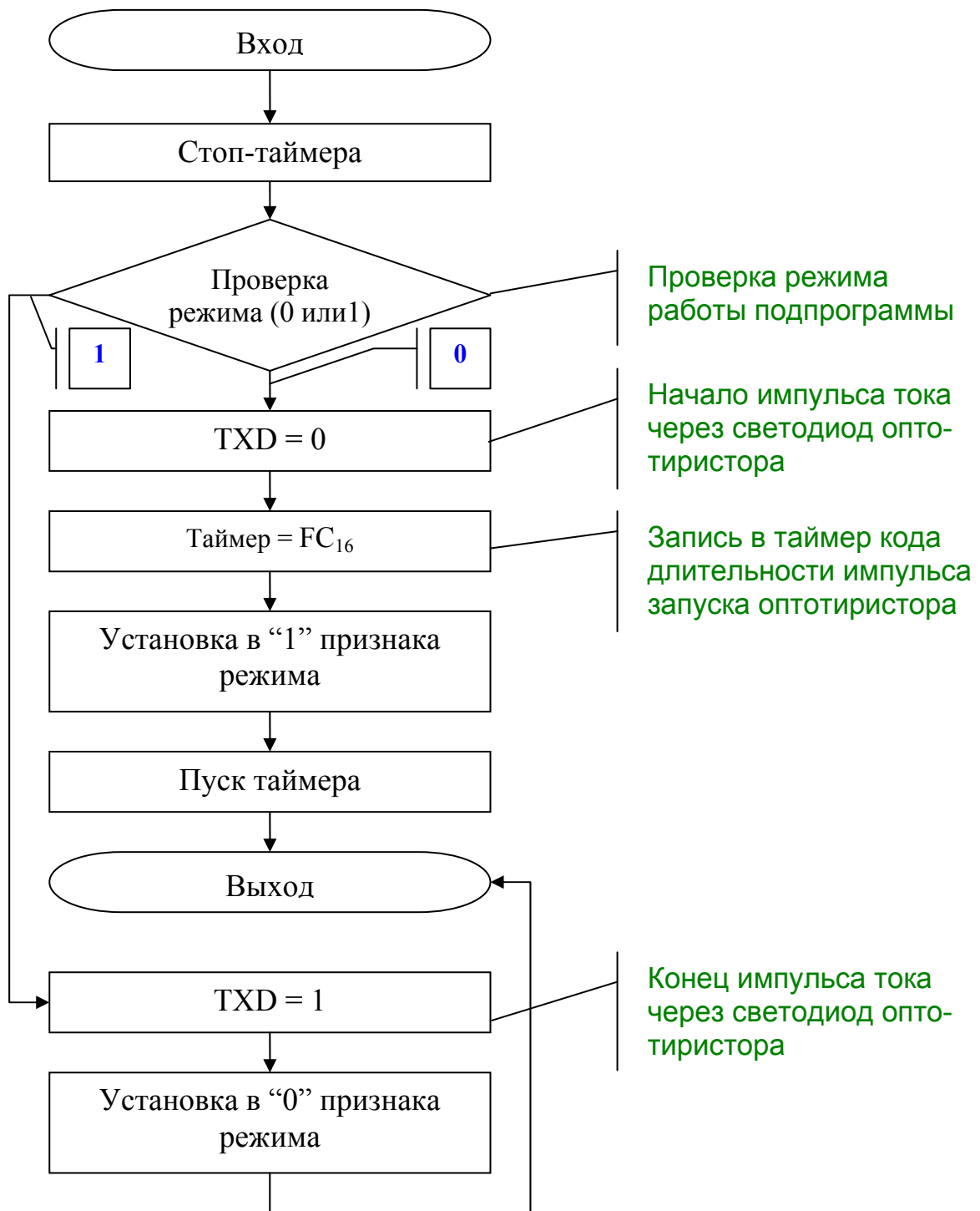


Рис. 7.6. Блок-схема подпрограммы обработки прерываний, инициируемых при переполнении таймера